

**Computer Architecture, Design and Performance- Barry Wilkinson,  
Prentice  
Hall, second edition (463 paginas)**

El libro está orientado a las técnicas de diseño para mejorar la performance de sistemas de computación y especialmente hacia aquellas técnicas que involucren paralelismo.

Está dividido en tres partes. La parte I describe los métodos fundamentales para mejorar la performance de los sistemas de computación. Las partes II y III describen sistemas de multiprocesamiento con y sin uso de memoria compartida, respectivamente.

El texto está dirigido hacia alumnos de las carreras de grado en Ciencias de la Computación tanto como en Ingeniería Eléctrica y hacia ingenieros de diseño que trabajen en aplicaciones de mono o multiprocesamiento.

El libro puede utilizarse en cursos de arquitecturas de computadoras como en cursos de sistemas de multiprocesamiento.

Posee una gran variedad de ejemplos y gráficos aclaratorios que lo hacen de fácil comprensión y amena lectura, y al final de cada capítulo se provee un conjunto de problemas a resolver.

Dado que requiere un conocimiento elemental de temas relacionados, es recomendable como libro complementario de la literatura básica provista en las correspondientes cátedras.